**Сводный отчет использования ресурсов микросхемы XC9500 при моделировании нейросети Элмана**

**Дискретная модель сети Элмана (4 входа, 8 нейронов, 9 бит/коэффициент)**

Design Statistics

# IOs : 443

Cell Usage :

# BELS : 6333

# AND2 : 2061

# AND8 : 8

# INV : 1452

# OR2 : 1372

# OR3 : 80

# XOR2 : 1360

# FlipFlops/Latches : 13

# FD : 13

# IO Buffers : 443

# IBUF : 438

# OBUF : 5

**Непрерывная модель сети Элмана (4 входа, 8 нейронов, 32 бит/коэффициент)**

Design Statistics

# IOs : 1547

Cell Usage :

# BELS : 24213

# AND2 : 7765

# AND4 : 8

# AND7 : 8

# AND8 : 24

# INV : 5316

# OR2 : 5972

# OR3 : 80

# XOR2 : 5040

# FlipFlops/Latches : 13

# FD : 13

# IO Buffers : 1547

# IBUF : 1542

# OBUF : 5